VIA ETCHING METHOD FOR ORGANIC SILICA GLASS

Publication number: JP2003188155

Publication date:

2003-07-04

Inventor:

THOMPSON KEITH J

Applicant:

TEXAS INSTRUMENTS INC

Classification:

- international:

H01L21/311; H01L21/768; H01L21/02; H01L21/70; (IPC1-7):

'H01L21/3065; H01L21/28; H01L21/768

- european:

H01L21/311B2B; H01L21/768B2

Application number: JP20020282571 20020927

Priority number(s): US20010325848P 20010928

Also published as:

EP1308994 (A2)

EP1308994 (A3)

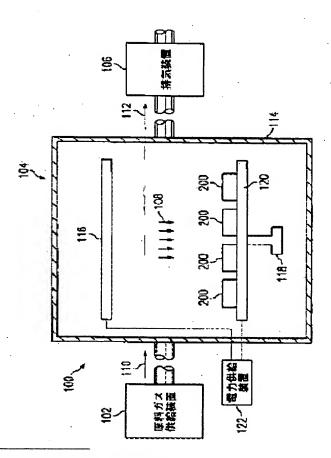
Report a data error here

Abstract of JP2003188155

PROBLEM TO BE SOLVED: To reliably perform etching and to prevent copper from diffusing in a dielectric layer because of over-etching with respect to via etching of organic silica glass.

SOLUTION: When plasma etching a wafer having a substrate, an etch stopper layer, an organic silica glass layer and a photoresist layer, components of mixed material gas are changed between a first stage and a second stage. In this way, high-speed etching is performed in the first stage and the selectivity of gas materials for the second stage is increased for preventing over-etching. Via etching can be reliably performed as a whole.

COPYRIGHT: (C)2003,JPO



Data supplied from the esp@cenet database - Worldwide

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2003-188155 (P2003-188155A)

(43)公開日 平成15年7月4日(2003.7.4)

•		•	
(51) Int.Cl. ⁷	識別記号	·FI	テーマコード(参考)
HO1L 21/3065	i	H01L 21/28	L 4M104
21/28		21/302	105A 5F004
21/768		21/90	A 5F033
	•		S
		21/302	301Z
		審査請求 未請求	諸球項の数1 OL (全 7 頁)
(21)出願番号	特願2002-282571(P2002-282571)	(71)出願人 501229	9528
		テキサ	ス インスツルメンツ インコーポ
(22)出願日	平成14年9月27日(2002.9.27)	レイテ	・ッド
		アメリ	カ合衆国、テキサス、ダラス、チャ
(31)優先権主張番号	3 2 5 8 4 8	ーチル	グエイ 7839
(32)優先日	平成13年9月28日(2001.9.28)	(72)発明者 キース	<i>、ジェイ、トンプソン</i>
(33)優先権主張国	米国(US)	アメリ	カ合衆国 ウィスコンシン、マディ
		ソン、	シェポーイガン アヴェニュー
		4817,	ナンバー 811
	•	(74)代理人 100066	6692
		弁理士	: 浅村 皓 (外3名)
•			8
			具效百四位/
			最終頁に続く

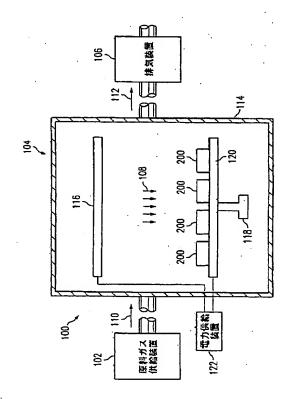
(54) 【発明の名称】 有機シリカガラスのピアエッチング方法

(57) 【要約】

【課題】 有機シリカガラスのビアエッチングにおいて、確実にエッチングを行い、しかもオーバーエッチングにより銅が誘電体層に拡散することがないようにする必要がある。

【解決手段】 基板、エッチストッパ層、有機シリカガラス層、フォトレジスト層を有するウエーハをプラズマエッチングするにあたり、混合原料ガスの成分を1段階目と2段階目で変えることにより、1段目で高速のエッチングを行い、2段階目のガスの材料に対する選択性を大きくして、オーバーエッチングを防ぎ、全体として、ビアエッチングを確実に実施することが出来る。





【特許請求の範囲】

٧.

【請求項1】 該基板、該基板から外側へ付着した約5 00オングストローム以下の厚さの炭化ケイ素層、該炭 化ケイ素層から外側へ付着した有機シリカガラス層、及 び該有機シリカガラス層から外側に付着したフォトレジ スト層を有するウェーハを準備すること、該ウエーハを 加工室に置くこと;第1の混合原料ガスを該加工室に導 入すること:該第1の混合原料ガスを用いて有機シリカ ガラス層の第1部分をエッチングすること; フルオロカ ーボン、アルゴン、一酸化炭素、窒素及び酸素を含む第 2の混合原料ガスを該加工室に導入すること; フルオロ カーボンの体積流量が2~20sccm、アルゴンの体 精流量が100~400sccm、一酸化炭素の体積流 量が50~200sccm及び酸素の体積流量が約10 sccm未満であり、少なくとも有機シリカガラスから シリカ基を除去する速度と同等の速度で有機シリカガラ スのエチル基を除去するのに十分な窒素の体積流量の該 第2の混合原料ガスを用いて、約30~90秒の間、該 有機シリカガラスの第2の部分を該炭化ケイ素層に達す るまで下にエッチングすること;エッチストッパ層をエ ッチングすること:及び該ウエーハを清浄化すること: を包含する誘電材料のビアエッチング方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は一般的には半導体デバイスの分野に関し、さらに具体的には有機シリカガラス(OSG)のピアエッチング方法(method for via etching in)に関する。

[0002]

【従来の技術】テレビジョン、電話、ラジオ及びコンピ ューターのような電子装置は、集積回路及びマイクロプ ロセッサーのような半導体部品を用いて製造されること が多い。マイクロプロセッサーの速度を上げる努力の中 で、半導体部品製造業者は配線のRC時間遅延に強い関 心を持つに至った。よく知られている変化の中にはアル ミニュームから銅への配線の変更が含まれているが、こ の方法だけでは速度を上げる要求に応えられない。さら に効果的な方法は同時に線抵抗と線容量を減らすことで ある。これは低誘電率誘電材料(すなわち低誘電率で高 電気抵抗の誘電材料)を高誘電率のシリカ誘電体に代え て導入することで達成出来る。加えて、加工中に銅を露 出しないよう働き、同時にビアエッチングのエッチスト ッパ層として働く付随するエッチストッパ及び絶縁層も また、高誘電率材料から、低誘電率材料に切りかえるこ とが出来る。たとえば、この業界は窒化ケイ素エッチス トッパ層から炭化ケイ素エッチストッパ層に移行してき t:。

[0003]

【発明が解決しようとする課題】これら低誘電率誘電材料(low-k dielectric materi

a I s)を使用しているのでビアエッチングは細心の注意を払って実行しなければならない。すなわち、エッチング工程が終わる前に、エッチストッパ層は下の銅層に到達するまでエッチングされる可能性がある。その結果、ある量の銅が低誘電率誘電体層に拡散し、配線層間の短絡をもたらしこれがマイクロプロセッサーを壊してしまう可能性がある。

[0004]

【課題を解決するための手段】本発明の一つの実施例によると、ピアエッチングの一つの方法は、基板、該基板から外側へ付着したエッチストッパ層、該エッチストッパ層から外側へ付着した有機シリカガラス層から外側に付着したフォトレジスト層を有するウェーハを準備すること、及び該ウエーハを加工室に置くことを包含している。この方法はさらに、の規シリカガラス層の第1の一部をエッチングするために第1の混合原料ガスを加工室に導入すること及び有機シリカガラス層の第2の部分をエッチストッパ層に達するまで所定の時間、下へエッチングするために第2の混合原料ガスを加工室に導入することを包含している。第2の混合原料ガスはフルオロカーボン、希ガス、一酸化炭素及び窒素を含んでいる。

【〇〇〇5】本発明の実施例には多数の技術的な利点が示されている。本発明の諸実施例はこれらの利点のすべて、いくつかを包含していてもよいし、あるいは全く包含していなくてもよい。プラズマエッチング工程において反応ガスのある種の組合せを用いることにより、高いエッチング速度及び適正なビア形状の形成を保ちながら、エッチストッパ層に対しては高い選択性を得るなどが出来る。この高い選択性により、OSG層へ銅が拡散する危険性を実質的に低減するとともに、すべてのビアを高速であけること(higher clearing)が保証される。より薄いエッチストッパ層も得ることが出来、線抵抗と線容量の低減が助けられ、配線のRC時間遅延が減少する。

【 O O O 6 】他の技術的な利点は、当業者には添付図面、説明及び特許請求の範囲の記述から容易に明瞭となる。

[0007]

【発明の実施の形態】本発明及びその特徴と利点をより 完全に理解するために、添付の図面と共に以下の詳細な 説明を参照すべきである。本発明の実施例と利点は図 1 ~図3を参照することにより最もよく理解出来る。図中 同一の数字は同一の部品を表す。

【0008】図1は、本発明の一つの実施例による、1個または2個以上のウェーハ200をエッチングするためのプラズマエッチング装置100の略図である。プラズマエッチング装置100は原料ガス供給装置102、反応装置104及びガス排気装置106を包含してもよい。一般に原料ガス供給装置102は、混合原料ガス1

10を反応装置104に供給するように作動し、反応装置104では、ウェーハ200をエッチングするために用いられる反応性プラズマ108を形成するために混合原料ガス110が利用され、排気装置106で排気ガス112が除かれる。混合原料ガス110の化学組成はウェーハ200の種々の構成材料を選択的にエッチングされる材料の指標となり、あるいはアングされる材料の指標となり、あるいは悪となり、あるいは悪となり、あるいは悪となり、あるいは悪となり、あるいは標となりでプラズマエッチングを置100のそれぞれの構成要素の操作を制御して対策でウェーハ200をエッチングしてもよい。プラズマエッチング装置100は、本発明の範囲から逸脱することなく、他の適当な構成要素又は装置を包含することが出来る。

【0009】原料ガス供給装置102には酸素、窒素、フルオロカーボン、一酸化炭素、アルゴン、キセノン及び他の適当なガス類のような個別の原料ガス類が包含されている。原料ガス供給装置102の原料ガス制御器は個別の原料ガス類を受入れ、これらガスを混合し反応装置104に供給される混合原料ガス110を調製する。混合原料ガス110には、混合原料ガス110中で使用される個別の原料ガス及びその量によって定まる付随する化学組成がある。詳細は後述するように、混合原料ガス110の化学組成により、種々の材料に対する反応性プラズマ108の選択性が定まる。原料ガス供給装置102は、本発明の範囲から逸脱することなく、他の適当なデバイス又は装置を包含することが出来る。

【0010】反応装置104はプラズマ室114を包含し、プラズマ室114は上部電極116、回転台118及び回転台118に結合した下部電極120を包含する。電力供給装置122は上部電極116及び下部電極120に結合している。エッチングされるウェーハ200は普通、エッチング工程の間、回転台118上で回転することが出来る。電極116及び120を起動すると、プラズマ室114を流れる混合原料ガス110に放電を開始し反応性プラズマ108が形成される。反応装置104は本発明の範囲から逸脱することなく、他の適当なデバイス又は装置を包含することが出来る。

【0011】排気装置106は終点検知器又はポンプ装置ような装置を包含してもよい。ポンプ装置はプラズマ室114中の圧力を許容出来る減圧度に維持するように運転される。終点検知器は排気ガス112の組成を測定するように働く。終点検知器はウェーハ2000のどの材料がエッチング工程中に消費されたかを懸知出来る。排気装置106は本発明の範囲から逸脱することなく、他の適当なデバイス又は装置を包含することが出来る。

【 0 0 1 2 】 プラズマエッチング装置 1 0 0 の通常の操作ではウェーハ2 0 0 はプラズマ室 1 1 4 中に置かれ

る。プラズマ室114は次いで真空シールされ、プラズ マエッチング装置100を運転する。制御装置により排 気装置106中のポンプ装置及び原料ガス供給装置10 2が起動される。混合原料ガス110は最初特定の時 間、プラズマ室114をパージするガスだけを流しても よい。プラズマ室114をパージした後、混合原料ガス 110は所定のエッチング化学組成に変えられる。一適当 なエッチング化学組成が安定した後、電力供給装置12 2を起動する。電力供給装置122から電極116及び 120に高周波電力(RF power)が供給される ことにより、混合原料ガス110はイオン化され、放電 が開始され反応性プラズマ108が形成される。反応性 プラズマ108はウェーハ200の方向に向けられてい る。反応性プラズマ108によりウェーハ200の露出 表面は異方性エッチングされる。反応性プラズマ108 によりエッチングされるべき材料を貫通してエッチング され次の材料にエッチングが始まると、排気装置106 中の終点検知器がエッチングを受けている材料が変わっ たことを感知する。実行するエッチング工程にもよる が、制御装置はエッチングされる材料の変化に対応して 電力供給装置122を停止させることが出来、あるいは 制御装置は混合原料ガス110の化学組成を変えること により反応性プラズマ108の組成を変えて、新しい材 料に異方性エッチングを行わせてもよい。

【0013】本発明の教えるところでは、混合原料ガス 110は、有機シリカガラス(OSG)にビアエッチングをするための高選択性が得られ、他方エッチング速度 及び均一性のような他の重要な基準も維持している、1 種又は2種以上の所定の化学組成を包含している。誘電 材料に対するビアエッチングの一つの方法が図2A~2 Dで示されている。

【0014】図2A~2Dは、本発明の一つの実施例によるOSGのビアエッチングの方法を説明するためのウェーハ200の部分立面図である。ウェーハ200は基板202、誘電体層204、緩衝層206、金属層208、エッチストッパ層210およびOSG層212、緩衝層214及びフォトレジスト層216を包含することが出来る。ウェーハ200を構成する層はより少なくても、より多くてもよく、又は上述した以外の材料で出来た層があってもよい。ウェーハ200は種々の層を有する半導体ウエーハの一つの例に過ぎない。

【0015】ウェーハ200は、シリコン、ゲルマニウムのような半導体チップの製造に用いられる適当な材料のいずれかから形成することが出来る。図2Aには示されていないが、基板202はトランジスタ類、ダイオード類、抵抗類、キャパシタ類のような種々のマイクロ電子デバイスのいずれかを有している。基板200は適当な任意の厚さに出来る。

【0016】誘電体層204は酸化物又は窒化物のような適当な種類の誘電体のいずれかを包含し、半導体製造

工程で用いられる適当な成長技術及び/又は付着技術のいずれかを使用して形成される。誘電体層204は必須のものではないが、一つの実施例では誘電体層204は基板202中に形成されたマイクロ電子デバイス類を金属層208から電気的に絶縁する。誘電体層204はまた、基板202から外側へ堆積しているゲートを形成するのにも用いられる。誘電体層204は適当な任意の厚さに出来る。

【0017】緩衝層206は、窒化シリコン又は炭化ケイ素のような適当な種類の誘電体のいずれかを包含し、半導体製造工程で用いられる適当な成長技術及び/又は付着技術のいずれかを使用して形成される。一つの実施例では緩衝層206は金属層208のエッチングのエッチストッパとして用いられる。緩衝層206は適当な任意の厚さに出来るが、代表的厚さは300~1000オングストロームである。

【0018】金属層208は銅、アルミニウムのような適当な種類の導電材料のいずれかで出来ており、半導体製造工程で用いられる適当な成長技術及び/又は付着技術のいずれかを使用して形成される。金属層208は、全体としてか又は部分的に、基板202に形成された一つ又は2つ以上のマイクロ電子デバイスから基板202上の他のマイクロ電子デバイスに通じる導電路として機能する。一つの実施例では金属層208は約5000オングストロームの厚さに形成されるが、他の適当な厚さも用いることが出来る。

【0019】エッチストッパ層210は窒化シリコン又

は炭化ケイ素のような適当な種類の誘電体のいずれかで 出来ており、半導体製造工程で用いられる任意の適当な 成長技術及び/又は付着技術のいずれかを使用して形成 される。後に詳細を述べるように、ビアエッチングの 際、OSG層212のエッチングで金属層208の金属 の一部がOSG層212中に拡散しないように、エッチ ストッパ層210は使用される。エッチストッパ層21 0の代表的な厚さは300オングストローム~1000 オングストロームである。しかし、他の適当な厚さを用 いることも出来る。一つの実施例ではエッチストッパ層 210は約500オングストローム以下に形成される。 【0020】一つの実施例ではOSG層212は有機シ リカガラス(OSG)で形成される。しかし、他の適当 な有機誘電材料をOSG層212として使用してもよ い。OSG層212に使用される代表的な誘電材料は高 抵抗、低誘電率の(Iow-K)誘電材料である。OS G層212は好ましくは高抵抗、低誘電率の誘電材料で 作られるが、これは半導体製造業者が、たとえばマイク ロプロセッサーの処理速度を上げるために、配線抵抗と 配線容量を低減することを望むためである。一つの実施 例ではOSG層212は約8000~12000オング ストロームに形成されるが、他の適当な厚さも使用出来

る。

【0021】緩衝層214は緩衝層206と同様のものであり、窒化シリコン又は炭化ケイ素のような適当な種類の誘電体のいずれかで出来ており、半導体製造工程で用いられる任意の適当な成長技術及び/又は付着技術のいずれかを使用して形成される。緩衝層214もエッチストッパ層として、緩衝層214から外側へ付着した金属層(図示せず)のエッチングのためのエッチストッパ層として用いられる。緩衝層214の代表的な厚さは300オングストローム~1000オングストロームである。しかし、他の適当な厚さを用いることも出来る。

【0022】フォトレジスト216は、慣用のフォトリソグラフィーの技術で作られる。フォトレジスト216の作成には適当なフォトレジスト材料のいずれかを用いることが出来る。フォトレジスト216は一つ又は2つ以上の窓218を包含しているが、これは半導体製造技術で知られている適当なフォトリソグラフィーの技術を用いて形成される。窓218は、詳細を後述するようにウェーハ200中にビアを設けるべき場所に存在する。

【0023】ウェーハ200におけるビアの形成については詳細は、図2B~2Dの関連付けて、図1を付随的に参照しながら以下に説明する。図2B~2Dには示していないが、下記の説明はウェーハ200がプラズマ室114(図1)に置かれている工程についてのものである。しかし、エッチング工程は他の工程室で一つ又は二つ以上の種々の技術を用いて実施してもよい。

【0024】図2Bは、緩衝層214の一部及びOSG層212の第1の部分220のエッチングを説明している。このエッチングプロセスは適当なエッチングプロセスのいずれかを用いて実施すればよいが、しかし、一つの実施例では、低選択性で、重合性の低い、主エッチングが、フルオロカーボンと窒素を含むイオン化した混合原料ガス110から形成される反応性プラズマ108により行われる。好ましくは、大部分のOSG層212が、この相対的に高速のエッチングプロセスによりエッチングされ除かれる。たとえば、OSG層212が約800オングストロームの厚さであるとすると、第1の部分220のエッチング深さは約7000オングストロームの厚さであるとすると、第1の部分220のエッチング深さは約7000オングストロームの方となる。しかし、OSG層212は適当なエッチング技術のいずれかを用いて、任意の適当な深さにエッチングすることが出来る。

【0025】図2Cは、OSG層212の第2の部分222から下へエッチストッパ層210に達するエッチングを説明しているが、ここでは上述の図2Bの主エッチングで用いられたイオン化した混合原料ガス110から形成される反応性プラズマ108が用いられている。図2B及び2Cで示された二つのプロセスにおいて混合原料ガス110が異なる理由は、ビアのエッチングが金属層208表面に段々近づいているからである。金属層208からのOSG層212への金属の拡散が起こると、ウェーハ2

00中に組み込まれた一つ又は二つ以上のマイクロ電子デバイスを破壊することになるおそれがあるので、ビアエッチングのこの段階ではオーバーエッチングはどのようなものも避けなければならない。第2の部分222のエッチングは30~90秒といったようなあらかじめ決めた時間実施される。しかし、他の適当な時間であってもよい。

【0026】反応性プラズマ108を形成するために使用する混合原料ガス110は一つの実施例においては、フルオロカーボン、希ガス、一酸化炭素及び窒素を包含する。他の実施例では酸素も混合原料ガス110に加えられる。フルオロカーボン、希ガス、一酸化炭素及び窒素の体積流量は、好ましくは、OSG層212の材料に対する選択性が15:1以上になるようにする。例示すると、フルオロカーボンの体積流量が2~20sccm、一酸化炭素の体積流量が100~400sccm、一酸化炭素の体積流量が50~200sccm、空素の体積流量が50~200sccm、空素の体積流量が約10sccm未満である。酸素が混合原料ガス110の一部となる一つの実施例では、一酸化炭素と酸素の体積流量の比は約20:1である。

【0027】OSGはCH3有機基を持っているので、 重合が進み、エッチングプロセスの間に出来るポリマー 量が増加する。これにより、もし窒素を使用しないと、 エッチストップが起こる可能性がある。そこで、OSG のCH3有機基を攻撃するために窒素の体積流量を相対 的に高くすることが要求され、これによりエッチストップを防ぐことが出来る。上述のように一つの実施例では 窒素の十分な体積流量は90~250sccmである。 さらに有利な窒素の体積流量は95~180sccmであり、OSGのCH3有機基を攻撃するのに卓越した結 果が得られる窒素の特定の体積流量は100~110s ccmである。他の実施例では、少なくともOSGのシリカ基を除去する速度と同等の速度でOSGのエチル基 を除去するのに十分な窒素の体積流量である。

【0028】エッチングされる材料並びにプロセスと品質のパラメーターによって、第2の部分222をエッチングする混合原料ガス110を構成する複数のガスは、望みの結果が得られるように調整される。重要な結果はすべての孔があけられ(all vias are cleared)、一方OSG層212に金属が少し対したりしないように、金属層208の金属に対したりしないように、金属層208の金属に対すったが必要とされる理由である。これが高い選択性が必要とされる理由である。高い選択性を達成することによりエッチストッパ層210をより薄く出りにより結線によるRC遅延が軽減される点で、イスが配きたより結線によるRC遅延が軽減される点で、イスが配きたより結線によるRC遅延が軽減される点で、イスが図20に組み込まれた1個または複数のデバイスが開きされる。ビアの形成を完成するにはエッチストッパ層210は除去されなければならない。これが図2Dに示

されている。

【0029】図2Dはビア形成を完成するためのエッチストッパ層210の一部の除去を説明している。適当なよく知られたエッチング技術のいずれかをエッチストッパ層210を除去するために使用出来る。このようによく知られた技術の一つはeーストップエッチングと呼ばれており、この技術では、たとえばアルゴンボンバードメント(bombardment)226によりエッチストッパ層210の一部が除去される前に、側壁224が適当なパシベーション技術(passivationtechnique)を用いて形成される。エッチス

トッパ層210の一部が除去された後、ウェーハ200を半導体製造技術で知られている適当な清浄化技術のいずれかを用いて清浄にする。その後、金属層208は第2の金属層228及びプラグ230と、図3に示すように結合することが出来る。

【0030】図3は金属層208と第2の金属層228をプラグ230を用いて結合することを説明している。第2の金属層228及びプラグ230は好ましくは金属層210と同じ材料で形成し、半導体製造に用いられる適当な成長技術及び/又は付着技術のいずれかを使用して形成される。図示はされてないが、第2の金属層228から外側にウェーハ200上に、基板内の他のマイクロ電子デバイスを結合するように他の金属層を加えるような、さらなる加工を行うことが出来る。

【0031】本発明の実施例と利点について詳細に記述したが、当業者は請求項に定義された本発明の精神と範囲から逸脱することなく、種々の改変、付加あるいは除去を行うことが出来るであろう。

【0032】以上の説明に関して更に以下の項を開示する。

(1) 基板、該基板から外側へ付着した約500オン グストローム以下の厚さの炭化ケイ素層、該炭化ケイ素 層から外側へ付着した有機シリカガラス層、及び該有機 シリカガラス層から外側に付着したフォトレジスト層、 を有するウェーハを準備すること;該ウエーハを加工室 に置くこと;第1の混合原料ガスを該加工室に導入する こと、該第1の混合原料ガスを用いて有機シリカガラス 層の第1部分をエッチングすること; フルオロカーボ ン、アルゴン、一酸化炭素、窒素及び酸素を含む第2の 混合原料ガスを該加工室に導入すること;フルオロカー ボンの体積流量が2~20sccm、アルゴンの体積流 量が100~400sccm、一酸化炭素の体積流量が 50~200sccm及び酸素の体積流量が約10sc cm未満であり、少なくとも有機シリカガラスからシリ カ基を除去する速度と同等の速度で有機シリカガラスの エチル基を除去するのに十分な窒素の体積流量の該第2 の混合原料ガスを用いて、約30~90秒の間、該有機 シリカガラスの第2の部分を該炭化ケイ素層に達するま で下にエッチングすること:エッチストッパ層をエッチ

ングすること;及び該ウエーハを清浄化すること;を包 含する誘電材料のピアエッチング方法。

- (2) 一酸化炭素:酸素の体積流量の比が約20:1 である第1項記載の方法。
- (3) 窒素の体積流量が90~250sccmである 第1項記載の方法。
- (4) 窒素の体積流量が95~180sccmである 第1項記載の方法。
- (5) 窒素の体積流量が100~110sccmである第1項記載の方法。
- 基板、該基板から外側へ付着したエッチストッ (6) パ層、該エッチストッパ層から外側へ付着した有機シリ カガラス層、及び該有機シリカガラス層から外側に付着 したフォトレジスト層、を有するウェーハを準備するこ と;該ウエーハを加工室に置くこと;第1の混合原料ガ スを該加工室に導入すること;該第1の混合原料ガスを 用いて該有機シリカガラス層の第1部分をエッチングす ること、フルオロカーボン、希ガス、一酸化炭素、窒素 及び酸素を含み、窒素ガスの体積流量が有機シリカガラ スのエチル基を攻撃するために90~250sccmで ある第2の混合原料ガスを、該加工室に導入すること; フルオロカーボン、希ガス、一酸化炭素、窒素及び酸素 の体積流量が、有機シリカガラスと炭化ケイ素との選択 性が約15対1以上であるような該第2の混合原料ガス を用いて、所定の時間、該有機シリカガラスの第2の部 分をエッチストッパ層に達するまで下にエッチングする こと;エッチストッパ層を除去すること;及び該ウエー ハを清浄化すること;を包含する誘電材料のピアエッチ ング方法。
- (7) 前記のウェーハを準備することが、炭化ケイ素及び窒化ケイ素から成る群から選ばれた材料から形成されたエッチストッパ層を有するウェーハを準備することを包含し、該エッチストッパ層が約500オングストローム以下の厚さで形成される、第6項記載の方法。
- (8) フルオロカーボンの体積流量が2~20sccm、希ガスの体積流量が100~400sccm、一酸化炭素の体積流量が50~200sccm及び酸素の体積流量が約10sccm未満である第6項記載の方法。
- (9) 一酸化炭素:酸素の体積流量の比が約20:1 である第6項記載の方法。

- (10) 混合原料ガスを用いて有機シリカガラスの第2の部分をエッチストッパ層に達するまで所定の時間下にエッチングすることが、約30~90秒の間エッチングすることを包含する第6項記載の方法。
- (11) 本発明の一つの実施例によると、誘電材料の ビアエッチング方法の一つは、基板(202)、基板か ら外側へ付着したエッチストッパ層(210)、エッチ ストッパ層(210)から外側へ付着した有機シリカガー ラス層(212)及び有機シリカガラス層(212)か ら外側に付着したフォトレジスト層(216)を有する ウェーハ(200)を準備すること及び該ウエーハを加 工室(114)に置くことを包含している。この方法は さらに最初の混合原料ガス(110)を用いて有機シリ カガラス層(212)の第1の部分をエッチングするた めに、第1の混合原料ガス(110)を加工室(11 4) に導入すること及び有機シリカガラス層(212) の第2の部分をエッチストッパ層(210)に達するま で下に所定の時間エッチングするために第2の混合原料 ガス(110)を加工室(114)に導入することを包 含している。第2の混合原料ガス(110)はフルオロ カーボン、希ガス、一酸化炭素及び窒素を含んでいる。

【図面の簡単な説明】

【図1】本発明の一つの実施例による1個あるいは2個以上のウェーハをエッチングするためのプラズマエッチング装置の略図である。

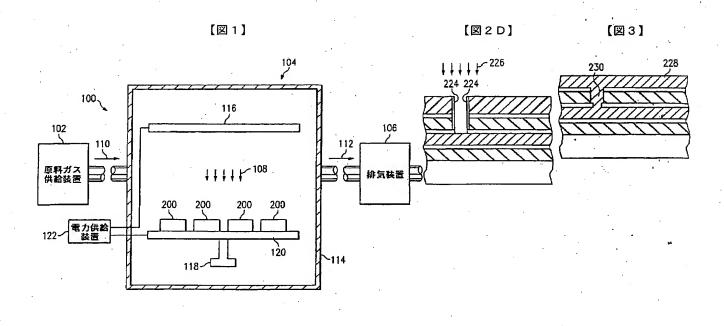
【図2A】本発明の一つの実施例による有機シリカガラス層のピアエッチング方法を説明するためのウェーハの部分立面図である。

【図2B】本発明の一つの実施例による有機シリカガラス層のビアエッチング方法を説明するためのウェーハの部分立面図である。

【図2C】本発明の一つの実施例による有機シリカガラス層のビアエッチング方法を説明するためのウェーハの部分立面図である。

【図2D】本発明の一つの実施例による有機シリカガラス層のビアエッチング方法を説明するためのウェーハの部分立面図である。

【図3】銅プラグにより結合された2つの金属層について説明する図2A~図2Dのウェーハの部分立面図である。



フロントページの続き

F ターム (参考) 4M104 AA01 AA02 BB02 BB04 CC01 DD04 DD07 DD08 DD15 DD17 DD20 EE08 EE14 EE18 HH16 HH20 5F004 BA04 CA01 CA02 DA01 DA02 DA03 DA23 DA25 DA26 DB00 EA23 EA28 EB01 EB03 5F033 HH08 HH11 JJ08 JJ11 KK08 KK11 QQ09 QQ10 QQ13 QQ15 QQ25 QQ37 QQ92 RR01 RR06 RR25 TT07 WWOO WWO2 WWO6

XX24 XX27 XX28